



ついに公開！レガシーコードをリサイクル！ ～リバースモデリングツール RExSTM for Cのご紹介～

2019年6月13日
状態遷移設計研究WG
山本 棕太

状態遷移設計研究会とは



http://www.jasa.or.jp/top/activity/state_transition.html

一般社団法人
組込みシステム技術協会
Japan Embedded Systems Technology Association

リンク集 | サイトマップ | プライバシーポリシー | 問い合わせ | English

協会案内 ▾ 会員一覧 ▾ 行事 ▾ 協会活動 ▾ 支部 ▾ 会員専用 ▾

クリックアクセス

JASA会員の方
入会を検討している方
組込み技術者の方
研修をお探しの方
ソリューションを探す

求人情報

新卒採用
経験者採用

委員会活動

技術本部
人材育成事業本部
事業推進本部
ET事業本部
OpenEL国際標準化委員会
プラグフェスト実行委

Home > 委員会活動 > 技術本部 > 技術高度化委員会 > 状態遷移設計研究会

委員会活動 技術本部 技術高度化委員会

状態遷移設計研究会

状態遷移設計研究会

平成28年度事業
既存ソースコードから、状態変数を抽出し状態遷移表をリバース生成する手法の研究を継続する。
・リバースモデリング手順のガイドの作成とツール化の検討。
・セミナー、講演会などの広報活動 他
なお、今年度は事例拡充のための、プロトタイプツールの作成を、产学連携（情報技術人材育成のための実践教育ネットワーク形成事業：e n PiT）により推進する。

1. 定例会議
活動計画、進捗状況の確認を行う。
集中討議が必要な要件に対しては、合宿検討会を計画する。年1回を予定する。

2. セミナー、各種団体との交流



■ 組込みソフトウェア開発の傾向

- ・ 派生開発による短納期・高品質の要望
- ・ レガシーコードの肥大化・複雑化→メンテナンス性低下
→ 設計資料なし、担当者もすでにいない、
修正したら予想外の問題が出る…



ソースコードのブラックボックス化が進行中！

■ 効率化のための手法導入が進まない

- ・ 派生開発・レガシーコードのせいで従来のものを踏襲せざるを得ない…



レガシーコードの存在が足かせになっている！



- リバースエンジニアリング
 - ・ レガシーコードを解析することで仕様を明らかにする
- 仮説
 - ・ 状態遷移設計は普遍的なモデル
 - ・ レガシーコードにも状態遷移は必ずあるはず！



フラグのあるところに、状態がある！

- 研究テーマ
 - ・ 「状態遷移表のリバースモデリングへの適用」
 - ・ レガシーコードから状態遷移表をリバースモデリングする

状態遷移表でレガシーコードを蘇生！



状態遷移表



関数	条件	スロットの状態	状態			
	状態変数	全て回転中	1つ停止	2つ停止	3つ停止	
Entry4	L, M, Rがすべて一致	状態遷移:1つ停止	状態遷移:2つ停止	状態遷移:3つ停止 総額にBET 金額の5倍を加算	状態遷移: 全て回転中	
	L, M, Rの2つが一致	状態遷移:1つ停止	状態遷移:2つ停止	状態遷移:3つ停止 総額にBET 金額加算	状態遷移: 全て回転中	
	else	状態遷移:1つ停止	状態遷移:2つ停止	状態遷移:3つ停止	状態遷移: 全て回転中	

イベント

遷移・処理

状態遷移表



関数	条件	flag_b1_c	状態	
	状態変数	0	1	2
Entry4	L, M, Rがすべて一致	flag_b1_c = 1	flag_b1_c = 2	flag_b1_c = 3 Total += Bet*5
	L, M, Rの2つが一致	flag_b1_c = 1	flag_b1_c = 2	flag_b1_c = 3 Total += Bet
	else	flag_b1_c = 1	flag_b1_c = 2	flag_b1_c = 3

イベント

遷移・処理

サンプル検証1(意味不明→仕様明確化)



関数	条件	flag_b1_c	状態を0~3の直値で指定	
状態変数名が意味不明				
Entry4	L, M, Rがすべて一致	0 flag_b1_c = 1	1 flag_b1_c = 2	2 flag_b1_c = 3 Total += Bet*5 3 flag_b1_c = 0
	L, M, Rの2つが一致	1 flag_b1_c = 1	2 flag_b1_c = 2	3 flag_b1_c = 3 Total += Bet 0 flag_b1_c = 0
	else	1 flag_b1_c = 1	2 flag_b1_c = 2	3 flag_b1_c = 3 0 flag_b1_c = 0

条件は 状態2 のときのみ有効

リバースモデリングの作業手順



①レガシーコードの整形

- ・コメント削除、#ifdefを設定
 - ・解析範囲の決定

```

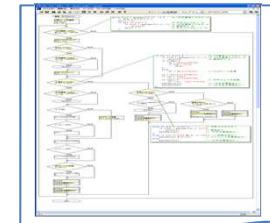
char s[128];
int d[128][128][MAX];
int d2[128][128][MAX];
int n=0;
int max=0;
int hnd=0;
int hndd=0;

for (y=0;y<128;y+=YMAX) {
    for (x=0;x<128;x+=XMAX) {
        d[y][x]=0;
        d2[y][x]=0;
        n=0;
        max=0;
        hnd=0;
        hndd=0;
        for (i=0;i<128;i++) {
            if (abs(d[i][x])>max) max=d[i][x];
            if (abs(d[i][x])>hnd) hnd=d[i][x];
            if (abs(d[i][x])>hndd) hndd=d[i][x];
        }
        if (max>=10000) break;
        if (max>=255) c1=255;
        else c1=(255*max)/10000;
        if (hnd>=10000) break;
        if (hnd>=255) c2=255;
        else c2=(255*hnd)/10000;
        if (hndd>=10000) break;
        if (hndd>=255) c3=255;
        else c3=(255*hndd)/10000;
        s[n]=c1+c2+c3;
        n++;
    }
}

```

②構文ツリーの作成

- ・フローチャートの生成
 - ・構文ツリー図の作成



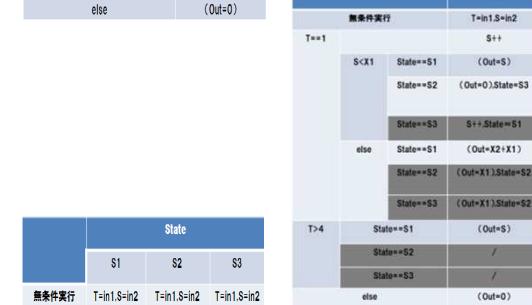
③条件処理表（仮の状態遷移表）の作成

- ・分岐条件を階層化
 - ・条件・処理の対応を記載した条件処理表の作成

条件		处理
无条件执行		T=1.5=S=2
T==1		S++
	S<X1	State==S1 (Out=S)
		State==S2 (Out=+) State=S3
else		else S++ State=S1
		State==S1 (Out=X1+X2)
		else (Out=X1) State=S1
T>4	State==S1	(Out=S)
	else	(Out=t)

④ 状態変数の抽出

- ・状態変数の抽出
 - ・状態遷移表の編集



状態遷移表の作成 完了！

リバースモデリングの作業手順



ソースコード前処理

```
char c[128];
dx=(x+5)/YMAX;
dy=(y+5)/YMAX;
nc=1;
if (nc>0) nc=1;
hdc=GetDC(hnd);
for( vdx=0,i=0,y=YMAX; y>0; y-=dy,i++ )
    for( xdx=0,j=0,x=XMAX; j>0; j-=dx,j++ ,i++ )
        y=0; x=0;
        //--吸収装置--
        for( k=1; k<imax; k++ )
        {
            xN=x+y*Or1;
            yN=y*x*Or1;
            if ( xN*xN+yN*yN>Or1 ) break;
            x=xN; y=yN;
        }
        c1=k/nc;
        if ( c1>255 ) c1=255;
        SetPixel(hdc,x,y,RGB(c1,c1,c1));
    }
    sprintf(c,"0x%02X%02X%02X",Or1,Or1,Or1);
    TextOut(hdc,0,0,c,strlen(c));
}

```

①レガシーコードの整形

- ・コメント削除、#ifdefを設定
- ・解析範囲の決定

コメントはいらない！

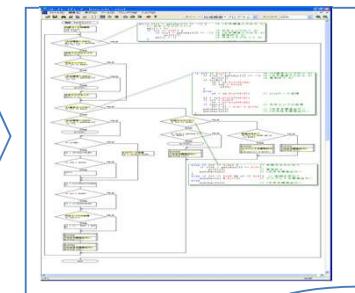
```
char c[128];
dx=(x+5)/YMAX;
dy=(y+5)/YMAX;
nc=1;
if (nc>0) nc=1;
hdc=GetDC(hnd);
for( vdx=0,i=0,y=YMAX; y>0; y-=dy,i++ )
    for( xdx=0,j=0,x=XMAX; j>0; j-=dx,j++ ,i++ )
        y=0; x=0;
        //--吸収装置--
        for( k=1; k<imax; k++ )
        {
            xN=x+y*Or1;
            yN=y*x*Or1;
            if ( xN*xN+yN*yN>Or1 ) break;
            x=xN; y=yN;
        }
        c1=k/nc;
        if ( c1>255 ) c1=255;
        SetPixel(hdc,x,y,RGB(c1,c1,c1));
    }
    sprintf(c,"0x%02X%02X%02X",Or1,Or1,Or1);
    TextOut(hdc,0,0,c,strlen(c));
}
```

```
char c[128];
dx=(x+5)/YMAX;
dy=(y+5)/YMAX;
nc=1;
if (nc>0) nc=1;
hdc=GetDC(hnd);
for( vdx=0,i=0,y=YMAX; y>0; y-=dy,i++ )
    for( xdx=0,j=0,x=XMAX; j>0; j-=dx,j++ ,i++ )
        y=0; x=0;
        //--吸収装置--
        for( k=1; k<imax; k++ )
        {
            xN=x+y*Or1;
            yN=y*x*Or1;
            if ( xN*xN+yN*yN>Or1 ) break;
            x=xN; y=yN;
        }
        c1=k/nc;
        if ( c1>255 ) c1=255;
        SetPixel(hdc,x,y,RGB(c1,c1,c1));
    }
    sprintf(c,"0x%02X%02X%02X",Or1,Or1,Or1);
    TextOut(hdc,0,0,c,strlen(c));
}

```

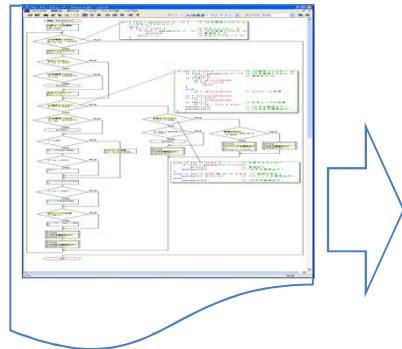
②構文ツリーの作成

- ・フローチャートの生成
- ・構文ツリー図の作成





条件処理表の作成



③条件処理表（仮の状態遷移表）の作成

- ・分岐条件を階層化
- ・条件・処理の対応を記載した
条件処理表の作成

条件		処理
無条件実行		$T = in1, S = in2$
$T == 1$		$S++$
$S < X1$	$State == S1$	$(Out = S)$
	$State == S2$	$(Out = 0), State = S3$
	else	$S++, State = S1$
	$State == S1$	$(Out = X2 + X2)$
	else	$(Out = X1), State = S2$
$T > 4$	$State == S1$	$(Out = S)$
	else	$(Out = 0)$

- ・条件分岐をif—else構造でモデル化
- ・switch-caseもif—else構造
- ・条件処理表の作成

リバースモデリングの作業手順



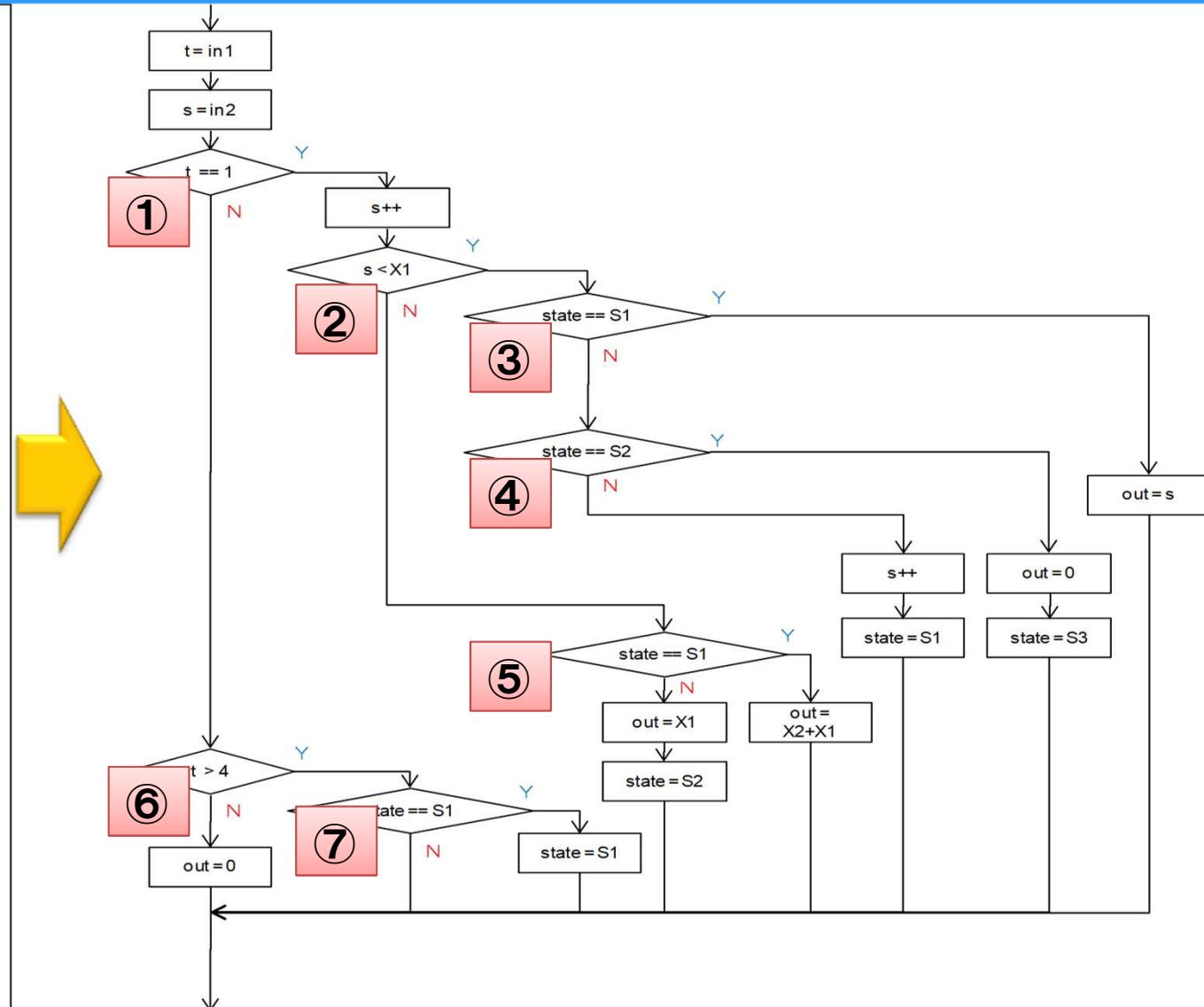
```

extern int in1,in2;
int state;
#define S1 1
#define S2 2
#define S3 3
#define X1 5
#define X2 T1*2
int out

void task(void)
{
    int t,x;

    t = in1;
    s = in2;
    if (t == 1) {
        s++;
        if (s < X1) {
            if( state == S1 ){
                out = s;
            } else if( state == S2 ){
                out = 0;
            } else{
                s++;
                state = S1;
            }
        } else {
            if( state == S1 ){
                out = X2+X1;
            } else{
                out = X1;
                state = S2;
            }
        }
    } else if( t > 4 ){
        if( state == S1 ){
            out = s;
        }
    }
    else{
        out = 0;
    }
}

```



リバースモデリングの作業手順



条件処理表の作成

条件		処理	
無条件実行		$T = \text{in1}, S = \text{in2}$	
$T == 1$	①		$S++$
$S < X1$	②	$\text{flg} == S1$	③ (Out=S)
		$\text{flg} == S2$	④ (Out=0), flg=S3
		else	$S++$, flg=S1
else		$\text{flg} == S1$	⑤ (Out=X2+X1)
		else	(Out=X1), flg=S2
$T > 4$	⑥	⑦ $\text{flg} == S1$	(Out=S)
else		(Out=0)	

ソースの分岐条件から条件を左、処理を右、に置いた仮の状態遷移表を作成

フローチャートの①～⑦の構成と、条件処理表の①～⑦の構成は同じになる

リバースモデリングの作業手順



状態変数の抽出

状態遷移表の作成

条件		処理
無条件実行		T=in1,S=in2
T==1		S++
	S<X1	State==S1 (Out=S)
		State==S2 (Out=0),State=S3
		State==S3 S++,State=S1
	else	State==S1 (Out=X2+X1)
		State==S2 (Out=X1),State=S2
		State==S3 (Out=X1),State=S2
T>4	State==S1	(Out=S)
	State==S2	/
	State==S3	/
	else	(Out=0)

④ 状態変数の抽出

- ・状態変数の抽出
- ・状態遷移表の編集

	State		
	S1	S2	S3
無条件実行	T=in1,S=in2	T=in1,S=in2	T=in1,S=in2
T==1	S++	S++	S++
	S<X1	(Out=S)	(Out=0),State=S3 S++,State=S1
	else	(Out=X2+X1)	(Out=X1),State=S2 (Out=X1),State=S2
T>4	(Out=S)	/	/
else	(Out=0)	(Out=0)	(Out=0)

- ポイントは、状態変数を見つけること
- 分岐条件の変数は状態変数か？
 - ・ 状態変数の定義
 - 状態変数は有限個である
 - 状態変数は、内部で更新される



リバースモデリングの作業手順



条件		処理
無条件実行		T=in1,S=in2
T==1	S<X1	S++
		flg==S1 (Out=S)
		flg==S2 (Out=0),flg=S3
	else	flg==S3 flg=S1
		flg==S1 (Out=X2+X1)
		flg==S2 (Out=X1),flg=S2
		flg==S3 (Out=X1),flg=S2
	flg==S1 (Out=S)	
	flg==S2 /	
	flg==S3 /	
else		(Out=0)

flgはS1,S2,S3
の有限値
かつ
flgは
内部で更新
されている



flgは、
状態変数だ

elseを有限値
に置換



リバースモデリングの作業手順

状態遷移表の作成

条件		flg		
		S1	S2	S3
無条件実行		T=in1,S=in2	T=in1,S=in2	T=in1,S=in2
T==1	S<X1	S++	S++	S++
		(Out=S)	/	/
		/	(Out=0),flg=S3	/
		/	/	flg=S1
	else	(Out=X2+X1)	/	/
		/	(Out=X1),flg=S2	/
		/	/	(Out=X1),flg=S2
T>4		(Out=S)	/	/
		/	/	/
		/	/	/
else		(Out=0)	(Out=0)	(Out=0)

flgを
状態変数
として、状態に
移行する

リバースモデリングの作業手順



条件		flg		
		S1	S2	S3
無条件実行		T=in1,S=in2	T=in1,S=in2	T=in1,S=in2
T==1		S++	S++	S++
	S<X1	(Out=S)	(Out=0),flg=S3	flg=S1
	else	(Out=X2+X1)	(Out=X1),flg=S2	(Out=X1),flg=S2
T>4		(Out=S)	/	/
else		(Out=0)	(Out=0)	(Out=0)

うん、
状態遷移表に
なった



これで、やっとレビューができる！！



手作業で抽出することは非常に大変



- しかし、これらの手順を手作業で進めることは、非常にコストが大きい
 - 100行のソースコードでも2時間以上かかる
- それでもソースコードを理解するためには状態遷移表がほしい…

状態遷移表の抽出を自動化できないか？

リバースモデリングの作業手順



①レガシーコードの整形

- ・コメント削除、#ifdefを設定
- ・解析範囲の決定

②構文ツリーの作成

- ・フローチャートの生成
- ・構文ツリー図の作成

③条件処理表（仮の状態遷移表）の作成

- ・分岐条件を階層化
- ・条件・処理の対応を記載した条件処理表の作成

④状態変数の抽出

- ・状態変数の抽出
- ・状態遷移表の編集

状態変数の選択を
自動化することは
非常に難しい

↓
状態遷移表の作成 完了！



- ソースコードから条件処理表は自動で抽出できそう
- 状態変数の選択は、ユーザ任せにしたい
 - どの変数を選択すると、意味のある状態遷移表になるか
 - でも状態変数を選ぶこともコストが大きい
- 状態変数候補を自動的に求め、ユーザが状態変数を選択する補助を行えるようにする
 - 状態変数の条件を満たしている変数を見つけてくる
 - ソースコードでどのように使用されているかを見たい



- 使いやすさを考え、インターフェースは Microsoft Office Excel とした
- 様々な機能拡張をするべく、コード解析などの処理は、Python で実装した
 - py2exe によって実行形式ファイルとし、それをExcelから呼び出している



■ 条件式(if/elseif/else、switch)と処理を区別

```
if(a == 1){           //タグ: IF1
    b = 1;           //タグ: ST1
    c = 2;           //タグ: ST2
}
else if(a == 2)      //タグ: IF2
    d = 0;           //タグ: ST3
```

■ 条件式に依存する処理を抽出

```
if(a == 1) <= [b = 1;, c = 2;]
else if(a ==2) <= [d = 0;]
```

■ 依存関係を表現

```
IF1:ST1, ST2
IF2:ST3
```



■ 条件式内に存在する変数を抽出

- 階層構造を利用し、その条件式で使われている変数が、更新されているかどうかを判定

```
if(a == 1){  
    a = 0;  
    b = 1;  
    c = 2;  
}  
else if(a == 2) d = 0;  
if(b == 3)c = 0;
```



```
if(a == 1){  
    a = 0; a は値が更新される  
→状態変数候補  
    b = 1;  
    c = 2; b は値が更新されない  
→状態変数候補でない  
}  
else if(a == 2) d = 0;  
if(b == 3)c = 0;
```

■ 有限かどうかについては、判定していない

- 「有限」の定義が曖昧
- 現状のツールでは、Excelの表現可能な行/列数が限界

RExSTM for C 条件処理表・状態遷移表作成ツール



The screenshot shows a Microsoft Excel window titled "RExSTMver1_4.xlsxm - Excel". The ribbon has a "RExSTM" tab highlighted with a red box. On the far left of the ribbon, there is a "RExSTM" icon group with four items: "条件処理表作成" (highlighted with a red box), "状態変数選択フォーム", "シート削除", and "共通". The main content area displays a table with rows 1 through 9. Row 1 is empty. Row 2 contains the header "条件処理表作成時の注意点". Rows 3 through 9 list numbered points: (1) TargetProgramフォルダにある全てのcファイルが構文解析→条件処理表作成の対象となります。, (2) 既にtempフォルダが存在する場合、temp内のファイルは全て削除されます, (3) 同名のTSVファイルを入力した場合、古いコードが新しいコードに置き換わります。, (4) 新しい条件処理表は、現在表示しているメイン操作画面シートのうしろに作成されます。, (5) Windows8,10ユーザの方へ:SmartScreenの機能により、ボタンを押しても処理が実行されないことがあります。, (6) リボンのRExSTMタブより、実行してください。

ソースコードの整形・解析を行い、
状態遷移表生成のための情報整理を実施

RExSTM for C 状態遷移表の出力



RExSTM_demo.xlsx - Microsoft Excel

ホーム ファイル 描入 ページレイアウト 数式 データ 校閲 表示 開発 アドイン

MS Pゴシック 11 A A 標準 条件付き書式 テーブルとして書式設定 セルのスタイル 書式 セル

貼り付け フォント 配置 数値 スタイル セル

クリップボード フォント 配置 数値 セル

V11

		A	B	C	D	E	F	G	H	I	J
2											
3											
4											
5					0	1	2	3	4	5	6
6			if((g_L_Number==g_M_Number)&&(g_M_Number==g_R_Number))		-	-	-	g_PushStatus = 4; g_TotalNumber +=((g_BetNumber << 2)+g_BetNumber);		-	-
7	void ENTRY_Calculate (void)		elseif((g_L_Number==g_M_Number) (g_L_Number==g_R_Number) (g_M_Number==g_R_Number))		-	-	-	g_PushStatus = 5; g_TotalNumber += g_BetNumber;		-	-
8			else		-	-	-	g_PushStatus = 6;	-	-	-
9											
10											
11	void ENTRY_ChangeStatus (void)	無条件		g_PushStatus = 1;	g_PushStatus = 2;	g_PushStatus = 3;	-	g_PushStatus = 0;	g_PushStatus = 0;	g_PushStatus = 0;	
12											
13											



画面を御覧ください

実験: 状態遷移表のリバース 手動 VS 自動



名古屋大学の学生4名によるソースコードから状態遷移表を手動VS支援ツールで作成する実験を実施した。

実験対象ソースコード: 自動車の動作の一部を表すプログラムLOC110

(プラットフォームや開発環境向けに使用することが可能なコード)

電子レンジの動作の一部を表すプログラムLOC190

(RTOS(TOPPERS/ASP)のアプリケーションを意識したコード)

被験者	修正回数	経過時間
学生1	0回	19分
学生2	0回	12分
学生3	0回	10分
学生4	0回	20分

支援ツールを利用する場合

被験者	修正回数	経過時間
学生1	1回	91分
学生2	2回	108分
学生3	4回	85分
学生4	4回	122分

手動で行う場合

- 手動の場合は、間違いや見落とし等も発生しやすく修正回数が発生し、ツールを利用する場合と比べて合計秒数も5倍から6倍程度かかる
- ソースコードと状態遷移表の対応がとれていない
- 関数が不足している
- 表現するべきではない箇所についても状態遷移表を作成している



① ツール化活動

- ・ツール公開準備、不具合修正、マニュアル整備、機能の充実、ダウンロード時のアンケート検討、ライセンス記述の検討など

② 普及活動

- ・展示会・セミナー・学会等での広報・宣伝活動、Bulletin JASAへの投稿、社内報への掲載など

③ ガイドライン

- ・ツールのプロモーション用の動画を作成

④ 限定リリース

- ・JASA会員向けの試用目的の限定リリース実施中



■ リバースモデリングツールの検討・作成

- 2014年度はツール要件固めを進めた
 - 自動でできる作業はツールで実行
 - ✓ ソースから条件・処理対応表(条件処理表)を生成
 - ✓ 状態変数候補を抽出、選択→状態遷移表に展開
 - 状態変数の特定など人力が必要な作業に集中
 - ✓ 現場で導入がしやすくなる、検証してもらえる
- 2015年度はenPiTを利用して実際にツール化
 - あるソースコードに対しては適用可能であることを確認した
- 2016年度はツールのブラッシュアップや、解析可能な対象を増やし、公開に向けての準備作業をした
 - マニュアルやドキュメント類を作成
 - 実際に使用したサンプルをツールにかけた



- 2017年度は、ツールを公開し普及活動をする
 - ツールのプロモーション動画を作成しツールを利用したい企業へ配布
 - →配布することはできなかったが、展示会で公開し、多くの人に興味をもってもらうことができた
 - レガシーコードに問題がある企業等を訪問しヒアリングを行う
 - →訪問することはできなかったが、公開後にアンケートや訪問調査をすることに変更した
 - 論文や記事などを執筆する
 - →学会で発表、Bulletin JASAなどへ執筆掲載した
 - ツール公開後も不具合や使い勝手などを改修、サポートを実施
 - →サポートについては要検討、最終的にはオープンソースソフトウェア化する

④ 限定リリース



- 2018年8月より、JASA会員限定で公開し、質問やパブリックコメントを頂いた。
 - ・ 現在は終了している。
- コメントを反映させられるよう、ツール修正の検討・修正作業を行っている。
- 修正版のツールをリリースした。

修正例)

- ・ コンパイルオプションの指定に関する不具合
- ・ 構文解析上の不具合



■ ソースコード→状態遷移表生成の多くを自動化

- ・ 単純作業が減り、人が考える部分に集中できる
 - ソースコード整形、状態遷移表作成などは自動で実施
 - 手動と比べて作成時間を大きく減らすことができた
 - ただし、単純なパターンのみ

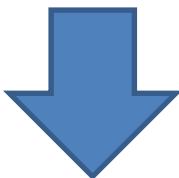
■ 状態変数の候補を自動抽出

- ・ 状態変数の条件に合致する変数を自動抽出
- ・ 候補として表示されたものから選ぶだけでよい
 - 手作業の場合、状態変数の特定が一番難しい

WGの議論中や開発中に気が付いたこと



- 実装者としてC言語の多さに改めて気が付いた。
- 要求仕様に時間がかかった
 - あいまいな部分を形にするのが難しかった
- 他の言語と比較しても、改めてバリエーションの豊富さに気が付いた
- 状態遷移表に落とし込むときに非常に苦労した
- 状態遷移設計に対するバリエーションの多さが難しかった
- 状態遷移表の構造との差分がコードに見受けられた
- 状態モデルで作成されたソースコードでも後日パッチ等を当てた場合に、当初の状態モデルのコードがくずれてしまい、そのようなソースコードのリバースには苦労した。
■ 状態変数を見つけることじたいが非常に困難



状態遷移設計をされているコードをみつけることだけでも意味がある



公開についての予定

■ 公開の日程

- ・ 現在、OSS化に向けて準備中です！

■ パブリックコメント(2018年12月末で終了しました)

- ・ ツールの使い方や不具合等の質問を受け付けます
- ・ 公開は、ダウンロードする方の社名や連絡先を記入していただいて、ダウンロードページへ移動できるような仕組みをとります

■ ツールの修正

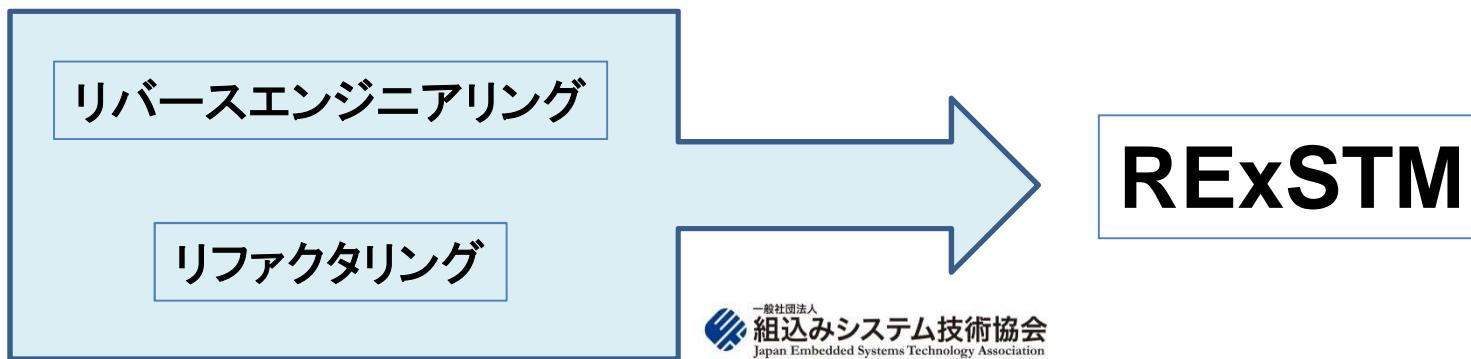
- ・ パブリックコメントをベースにツールを改修する

■ ET-WEST 2019 を目標にオープンソースソフトウェアとして公開する予定



ツール開発としての結論

- 2014年の議論開始当初は、ツールを販売する？コンサルを行う？ことなどが議論されていた
- 現状のツールは、そのまま販売できるまでに至っていない
 - ・ C言語の多様性を考えるとそのまでの販売は困難→オープンソース化して公開
- ツールを利用したコンサルの可能性
 - ・ WGのメンバーは、所属企業があるためコンサルをずっと実施するためには、所属企業を巻き込む必要があり、実施するためには時間が必要になるのですぐには困難
 - ・ ハンズオンセミナー等の実施を検討する必要がある
- 当初は、ツールの多言語化対応を目指して開発を進めていた
 - ・ 組込みシステムで多く利用されているC言語から状態遷移表を抽出するツールに着手した
 - ・ 今後は、オープンソース化をして幅広い組込み分野で使用できるようにしていく
- 今回のツール開発は、プログラムの構造化(状態変数候補の抽出)を可視化できたところでは非常に意味のあるツールができたと考える





ご清聴ありがとうございました

【問い合わせ先】状態遷移設計WG 担当者

E-mail: jasainfo@jasa.or.jp

TEL: 03-5643-0211

HP: <http://www.jasa.or.jp/TOP>



ついに公開！レガシーコードをリサイクル！
～リバースモデリングツール RExSTM for Cのご紹介～

2019/6/13 発行

発行者 一般社団法人 組込みシステム技術協会
東京都中央区日本橋大伝馬町6-7
TEL: 03(5643)0211 FAX: 03(5643)0212
URL: <http://www.jasa.or.jp/>

本書の著作権は一般社団法人組込みシステム技術協会（以下、JASA）が有します。
JASAの許可無く、本書の複製、再配布、譲渡、展示はできません。
また本書の改変、翻案、翻訳の権利はJASAが占有します。
その他、JASAが定めた著作権規程に準じます。