

世界最大級の組込み専門技術展&カンファレンス



組込み総合技術展

Embedded Technology 2016

同時開催

IoT Technology 2016

主催

一般社団法人 組込みシステム技術協会(JASA)

企画・推進

株式会社JTBコミュニケーションデザイン

出展案内

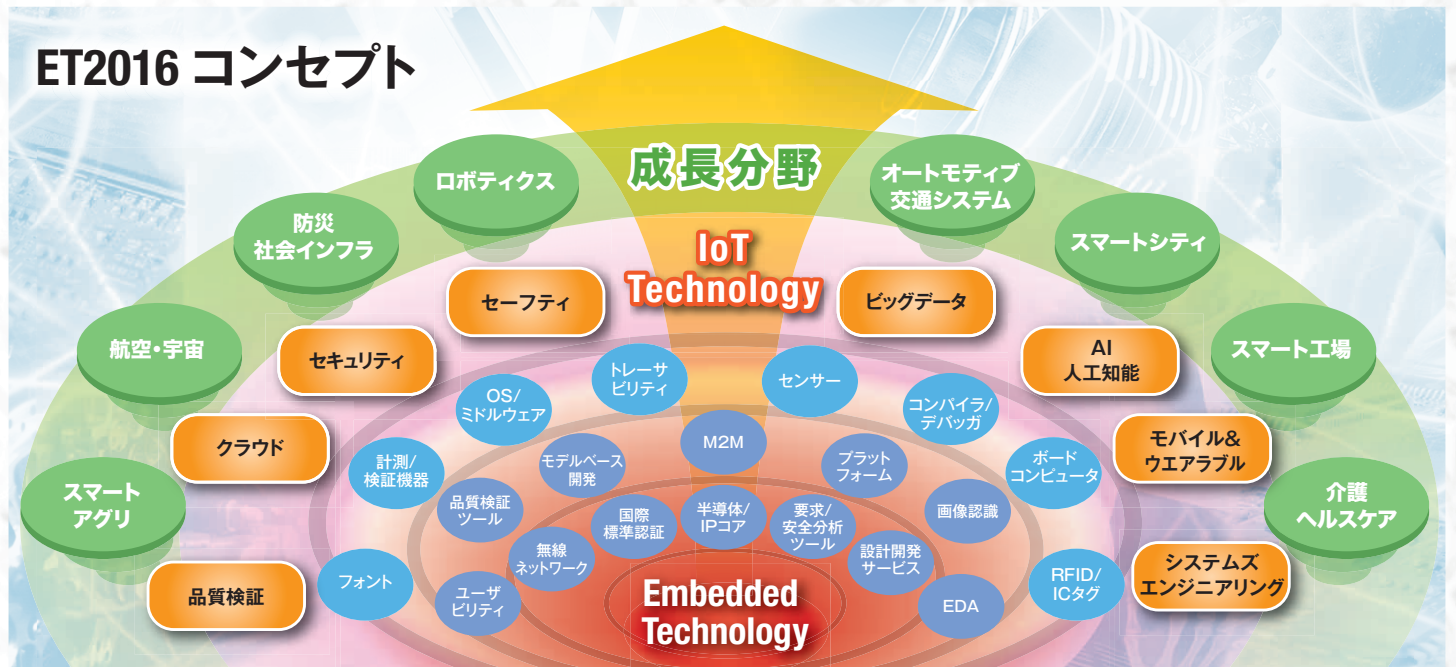


11.16 **水** **-18** **金** 10:00~17:00
WED FRI [17日(木)は18:00まで]

会場: **パシフィコ横浜** 展示ホール及び会議センター

<http://www.jasa.or.jp/expo/>

ET2016 コンセプト



進化する組み込み技術! 成長分野を支える最先端技術とソリューションをアピール

展示会

● 出展品目

▼ ハードウェア・ソリューション

CPU/MCU、DSP、映像・画像処理技術、SoC、ASSP/ASIC、メモリモジュール、SSD、IPコア、FPGA/PLD、メディアプロセッサ、アナログIC (電源用、A/D、D/A等)、パワー半導体、有線/無線ネットワーク (WiFi、Bluetooth、ZigBee等)、通信インタフェース (HDMI、USB等)、NFC、RFID/ICタグ、MEMS、ラック/ソケット、ROM/Flashプログラミング装置、組み込みプラットフォーム、ボード・コンピュータ、産業用PC、タッチパネル・ディスプレイ、その他

▼ ソフトウェア・ソリューション

リアルタイムOS、組み込みLinux、Android、デバイスドライバ、ファームウェア、ミドルウェア、コーデック、組み込みフォント、組み込みデータベース、セキュリティ関連 (アンチウイルス、暗号、認証等)、ユーザビリティ関連ソリューション、その他ソフトウェアIP、ソフトウェア部品

▼ 開発環境・ツール

開発支援ツール、言語系 (C/C++、Java、HTML/XML、UML、SysML、コンパイラ/アセンブラ等)、デバッグツール (ICE、エミュレータ、デバグ、シミュレータ等)、統合開発環境、計測機器 (オシロスコープ、アナライザ、分析機器、信号発生器等)、LSI設計/検証ツール、システム設計ツール、プリント基板設計ツール、コ・デザインツール、コ・ベリフィケーションツール、品質管理ツール、テスト・検証サービス、EDAツール、その他

▼ インテグレーション/デザインサービス/関連企業・団体

受託開発/コンサルティング、品質検証サービス、ROM/Flashプログラミングサービス、大学/研究機関、地方自治体/地域活動団体、標準化・技術普及団体、出版、教育/人材育成、人材派遣、その他

ET/IoT Technologyアワード

組み込み業界の発展と国内産業の競争力向上に寄与する、優れた組み込み製品やIoT技術、ソリューション (サービス) を発掘し、その成果や功績を国内外に広く顕彰するための企画です。アプリケーション分野を意識した製品、技術、ソリューション、活動を出展社から募集し、審査委員会により優秀賞を決定します。会期2日目の17日 (木) [予定] に、展示会場内で表彰式を行います。



ET/IoT Technologyフェスタ

来場されたすべての方々と、アルコールや軽食を口にしながら、気軽に情報交換をしていただける、恒例の企画です。各出展社様にも地ビール、地酒、ワインなど思い思いのドリンクやおつまみをご用意いただいています。他の展示会では得られない、来場者との有意義なコミュニケーションにご活用ください。



ETロボコン チャンピオンシップ/組み込みIoTハッカソン

会期中、各地区大会から優秀チームが集いソフトウェア技術を競う「ETロボコン チャンピオンシップ大会」を併催イベントとして実施します。また、参加チームがIoT技術を活用したアイデアを競う「組み込みIoTハッカソン」を開催します。



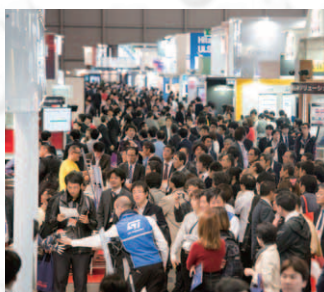
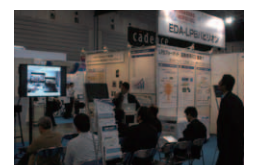
電子設計・EDAゾーン開設

センサーやMEMSを含むアナログ技術、コネクテッドデバイスに必須のRF技術、ビルディングブロック構成を支えるIP、LSI・パッケージ・ボード (LPB) 協調設計技術、設計工程の多くを自動化するEDA技術やFPGAプロトタイプなど、より複雑で付加価値の高い半導体を創る、使う、使いこなす能力は、これからの組み込みシステム、IoTのエッジデバイスを支える技術です。

電子設計-EDAゾーンは、要素技術を展望する出展者と、設計課題を克服し新たな製品に向けたヒントを得ようとする技術者双方の視点にたった場を提供いたします。

〈電子設計-EDAゾーン キーワード〉

LSI、IP、FPGA、FPGAプロトタイプ、アナログ、メモリ、パッケージ、SERDES、EDA、受託設計、検証サービス、ノイズ解析



開催概要

会 期：2016年 11月16日(水)～18日(金)10:00～17:00 ※17日(木)は18:00まで
 会 場：パシフィコ横浜
 主 催：一般社団法人 組込みシステム技術協会(JASA)
 企画・推進：株式会社JTBCコミュニケーションデザイン
 同時開催：IoT Technology 2016/IoT総合技術展

前回実績

●来場者数

25,077名

●出展社数

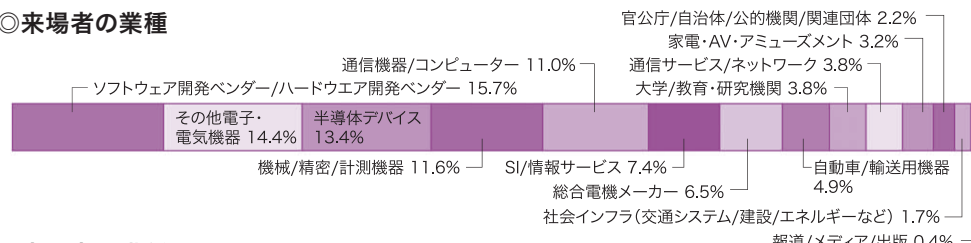
388社・団体

●小間数

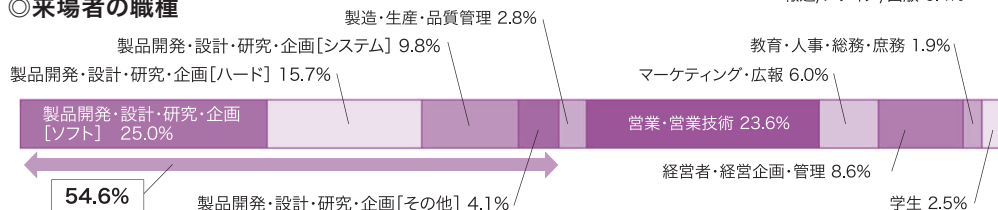
777小間

目的意識の高い技術者、
マネジメント層を中心に
ご来場いただいています!!

◎来場者の業種



◎来場者の職種



カンファレンス

●2015 受講者数 12,733名

●2015 プログラム数 116セッション
 (プライベートカンファレンスを含む)

基調講演

産業界のトップ企業からキーパーソンを招聘し、各業界に沿った将来展望を語ります。2015では日本自動車工業会、SIP自動走行システム、日立製作所、オムロンからご登壇いただきました。

特別講演

官学の各分野から講演者を招き、業界動向を取り上げます。
 2015は東京大学・坂村教授、IVI・西岡理事長、経済産業省、総務省 他、全7名の講演者が登壇されました。

招待講演

組込み業界を牽引する企業が業界の将来展望について語ります。
 2015では日本マイクロソフトにご講演頂きました。

パネルセッション

組込み業界に求められている技術やサービスなどをテーマとして取り上げ、各分野の技術者や専門家たちが熱い議論を繰り広げます。

テクニカルセッション

業界の第一線で活躍する技術者や専門家、識者が技術動向をレクチャーする、学べるセミナーです。2015では車のサイバーセキュリティ、組込みLinux開発、ISO 26262などを取り上げ、IoT技術に特化した7テーマを加え、全14セッションを実施しました。

専門技術トラック

■アナログスキルアップトラック
 ■プログラマブル・デバイストラック
 ■設計・検証ツールトラック
 ■電子設計-EDAトラック
 ※その他エネルギー、ロボット、アグリ等、応用分野に特化したテーマトラックを実施予定!

スペシャルセッション

業界団体、技術普及団体などによる最新の技術情報セッションです。
 2015ではTOPPERSプロジェクト、人間中心設計、YRP研究開発推進協会など8団体が講演しました。

出展社プレゼンテーション

出展社のニーズに合わせた3種類の出展社プレゼン枠をご用意しております。企業PRの機会としてご活用ください。詳細は別紙のサポートプログラムをご覧ください。

全てのカンファレンスが聴講無料!
 最新トピックと最先端技術を求める
 意欲的な来場者が
 展示会に来場します。



出展要項

申込期限 2016年6月30日(木)

●出展料

通常出展／電子設計-EDAゾーン 1小間(3m×3m=約9㎡)

単列小間(1～3小間) 一般: **464,400**円(税込) 会員: **410,400**円(税込)

複列小間(4小間以上) 一般: **442,800**円(税込) 会員: **388,800**円(税込)

※会員とは一般社団法人 組込みシステム技術協会の会員企業を指します。
※出展料の入金期日は7月29日(金)となります。

●小間仕様

- 他社の出展スペースと隣接する場合は、連接面に基礎壁面を設置いたします。
- 10小間以上は単独の島小間となり壁面は設置されません。

<参考>通常出展パッケージブース(有料)

事務局では、出展社の皆様の出展サポートとして、低コストのパッケージブースプラン及び、各展示用レンタル備品をご用意しております。皆様の出展のご検討とあわせまして、出展費用算出のご参考としてご確認ください。

スタンダードプラン 1小間(3m×3m 高さ2.7m)

セット価格: ¥108,000(税込)



- パラペット 一式
- バンチカーペット 9㎡
- 社名サイン 一式
- 蛍光灯40W 2灯
- パイプイス 1脚
- 受付カウンター 1台
- 展示台2890×495×900 一式
- アーム付スポットライト100W 3灯
- 2口コンセント(500W) 1個
- 一時側幹線工事費用 1KW

※上記の他にも小間数に応じた多様なデザインをご用意しております。

ベンチャービレッジ／設計開発サービスゾーン／電子設計-EDAゾーン 1小間(2m×2m=約4㎡)

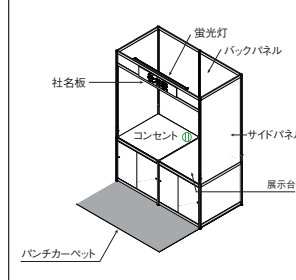
一般: **259,200**円(税込) 会員: **216,000**円(税込)

※変則形状(四辺形以外)は原則としてお受けできません。
※ベンチャービレッジ／設計開発サービスゾーン／電子設計-EDAゾーンの出展料には統一されたデザインのパッケージブースの料金が含まれています。別途、特別装飾を行うことはできません。

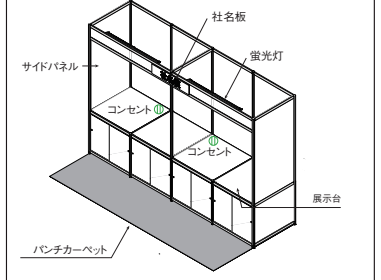
●小間仕様

- 出展スペース
- サイドパネル・バックパネル
- 展示台 (W:1,970mm×D:1,000mm×H:900mm)
- スライドドア付
- 社名板表示(黒文字・角ゴシック体)
- 電源工事 (2口コンセント(100V/500W)×1カ所) ※電気使用料含む
- 蛍光灯
- バンチカーペット

1小間の図



2小間の図



出展サポートプログラム

貴社ブースへの来場者誘導から出展社セミナー、記者発表の会場提供までサポート

出展効果を最大限に高めるサポートプログラムを多数ご用意いたします。 ※各プログラムの詳細については「出展サポートプログラムのご案内」をご参照ください。

ベーシック[無料](予定)

- ビジネスマッチングシステム
- 来場案内セット/ポスターの無料配布
- 公式ホームページへの出展社情報掲載
- 特別招待者プログラム
- 出展社専用Webサイト
- 新規出展社をホームページで紹介
- 公式ホームページへの出展社プレスリリース掲載/プレスルームへの資料設置
- 来場者プレゼント協賛
- 公式ホームページでの新製品/小間内プレゼンテーション/デモ紹介

オプション[有料](予定)

- ◎出展社セミナー
 - プライベートカンファレンス 1日単位で開催可能な独自セミナーの実施をサポート(アネックスホールまたは会議センターをご提供)
 - オープンスターゲジプレゼンテーション 展示会場内のメインステージをご提供(1ステージ20分)
 - ワークショップ 展示会場内の特設会場をご提供(1ステージ45分)
- ◎記者発表
 - 新製品発表記者会見 報道関係者を対象にした新製品発表の会場をご提供(会期初日のみ)

◎会場広告

- コンコースパナー
- 柱巻き看板広告
- エスカレータ上部パナー
- クイーンズ橋街路灯フラッグ
- 会場案内図&会場入口案内掲示板広告
- ラウンジプロモーション
- スタンブラリー
- ロゴ入りネックストラップ
- ロゴ入りエコバッグ

◎ネット広告

- 公式ホームページパナー
- メール配信「ET/loT Technology Mail News」での出展社広告配信

開催までのスケジュール

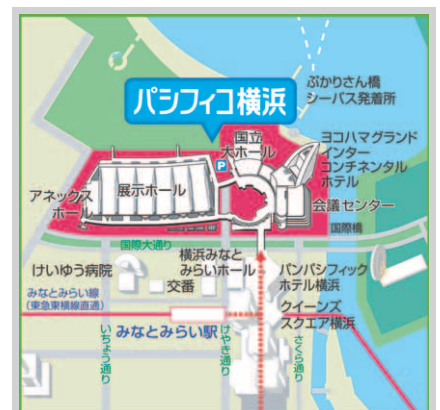
2016年3～5月	6月	7月	8月	9月	10月	11月 14-15-16-18
★ 出展申込受付	★ 出展申込締切日 6月30日(木) (※1)	★ 出展料入金期日 7月29日(金)	★ 出展説明会(※2)／ 出展社専用 Webサイト開設 8月下旬	★ 来場案内配布 10月上旬	★ 搬入・設営日	★ 展示会開催

<申込方法>

別紙の出展申込書に必要事項をご記入・捺印の上、事務局にお送りください。

(※1)ただし、定数になり次第締め切らせていただきます。

(※2)出展要項および出展サポートプログラム詳細についての説明、会場仕様と小間割、ワークショップ／オープンスターゲジプレゼンテーション時間割抽選などを行います。



会場:パシフィコ横浜

〒220-0012 横浜市西区みなとみらい1-1-1

お申し込み
お問い合わせ

Embedded Technology 事務局

(株式会社JTBコミュニケーションデザイン内)

〒105-8335 東京都港区芝3-23-1 セレスティン芝三井ビルディング
TEL.03-5657-0756 FAX.03-5657-0645 e-mail:etinfo@jasa.or.jp

公式サイト

<http://www.jasa.or.jp/expo/>